

11. Introduction à l'architecture ARM

Nombre de participants : 1



1. En ARM, chaque adresse stocke:

0 bonne réponse
sur 0 répondant

1 bit

0%

0 votes



8 bits (1 octet)

0%

0 votes

16 bits (2 octets)

0%

0 votes

32 bits (4 octets)

0%

0 votes



2. En ARM, on stocke les données en:

0 bonne réponse
sur 0 répondant

Big Endian: l'octet le moins significatif est stocké à l'adresse la plus haute.

0%

0 votes



Little Endian: l'octet le moins significatif est stocké à l'adresse la plus basse.

0%

0 votes

9 4

3. En ARM, combien d'adresses a-t-on besoin pour stocker une instruction?

0 bonne réponse
sur 0 répondant

pas de réponse à cette question

bonne réponse

4



4. Combien y a-t-il d'étages dans le pipeline ARM?

0 bonne réponse
sur 0 répondant

1

0%

0 votes

2

0%

0 votes



3

0%

0 votes

4

0%

0 votes

Mais qu'est-ce qu'un pipeline?

0%

0 votes

9 4

5. Combien y a-t-il de registres (excluant le CPSR) en ARM?

0 bonne réponse
sur 0 répondant

pas de réponse à cette question

bonne réponse

16



6. Associez les registres suivants à leur utilisation

0 répondant

