

12. ARM -- mémoire

Nombre de participants : 0



1. À quelle adresse est stockée l'instruction MOV PC, #0x80?

0 bonne réponse
sur 0 répondant

Code et mémoire: Q1

Code

```
SECTION INTVEC
MOV PC, #0x80

SECTION CODE
MOV R0, #0x1000
LDR R0, [R0]

MOV R1, #0x3
MOV R2, R0
SUBS R1, R1, #0x1
MOVEQ PC, #0xA0
ADD R0, R0, R2
MOV PC, #0x90

fin
B fin

SECTION DATA
a ASSIGN32 0x5
```

À quelle adresse est stockée l'instruction MOV PC, #0x80?

Mémoire

0x00	80	F0	A0	E3															
0x10																			
0x20																			
0x80	01	0A	A0	E3	00	00	90	E5	03	10	A0	E3	00	20	A0	E1			
0x90	01	10	51	E2	A0	F0	A0	03	02	00	80	E0	90	F0	A0	0E			
0xA0	FE	FF	FF	EA															
0x1000	05	00	00	00															
0x1010																			

9



0x0

0%

0 votes

0x80

0%

0 votes

0x1000

0%

0 votes

0x10

0%

0 votes



2. Quel est le code binaire de l'instruction **MOV R0, #0x1000**?

0 bonne réponse
sur 0 répondant

Code et mémoire: Q2

Code

```
SECTION INTVEC
MOV PC, #0x80

SECTION CODE

MOV R0, #0x1000
LDR R0, [R0]

MOV R1, #0x3
MOV R2, R0
SUBS R1, R1, #0x1
MOVEQ PC, #0xA0
ADD R0, R0, R2
MOV PC, #0x90

fin
B fin

SECTION DATA
a ASSIGN32 0x5
```

Quel est le code binaire de l'instruction **MOV R0, #0x1000**?

Mémoire

0x00	80	F0	A0	E3															
0x10																			
0x20																			
0x80	01	0A	A0	E3	00	00	90	E5	03	10	A0	E3	00	20	A0	E1			
0x90	01	10	51	E2	A0	F0	A0	03	02	00	80	E0	90	F0	A0	0E			
0xA0	FE	FF	FF	EA															
0x1000	05	00	00	00															
0x1010																			

10

0x50000000

0%

0 votes



0xE3A00A01

0%

0 votes

0x00000005

0%

0 votes

0x80F0A0E3

0%

0 votes

0x010AA0E3

0%

0 votes



Code et mémoire: Q3

À quoi correspondent les 32 bits à partir de l'adresse 0x88 en mémoire?

[illegible]

À l'instruction MOV
PC, #0x80

0%

0 votes



0%

0 votes

À la variable
assignée « a »

0%

0 votes

À l'instruction MOV
PC, #0x90

0%

0 votes

On ne peut pas le savoir

0%

0 votes



4. À quelle instruction correspond le code binaire 0xE0800002?

0 bonne réponse
sur 0 répondant

Code et mémoire: Q4

Code

```
SECTION INTVEC
MOV PC, #0x80

SECTION CODE
MOV R0, #0x1000
LDR R0, [R0]

MOV R1, #0x3
MOV R2, R0
SUBS R1, R1, #0x1
MOVEQ PC, #0xA0
ADD R0, R0, R2
MOV PC, #0x90

fin
B fin

SECTION DATA
a ASSIGN32 0x5
```

À quelle instruction correspond le code binaire 0xE0800002?

Mémoire

0x00	80	F0	A0	E3											
0x10															
0x20															
⋮															
0x80	01	0A	A0	E3	00	00	90	E5	03	10	A0	E3	00	20	A0
0x90	01	10	51	E2	A0	F0	A0	03	02	00	80	E0	90	F0	A0
0xA0	FE	FF	FF	EA											
⋮															
0x1000	05	00	00	00											
0x1010															

12

pas de réponse à cette question

bonne réponse

ADD R0, R0, R2

